DAN DITTRICH ELEKTRONIK
Buronstraße 34, 78224 Singen – Beuren a.d.A, Deutschland
Tel 07731/955161, Fax 955162, E-mail:dittrich@dan.lake.de

Terminál MDD1_1
Blokové schéma

Verze: 1.0
Datum: 17.11.96
Autor: D.D.
Soubor: blocksch1.doc.DOC

Klávesnice
Robustní klávesy s definovaným a slyšitelným bodem sepnutí

Vstupy 1-4
(diferenciální)

Vstupy 5-8
(s optickým oddělením)

Výstupy 1-4
Reléové výstupy 1A/30V

Síťový zdroj
Taktovaný, zkratuvzdorný.
10 VA, stačí ovládat 2
nízkoodběrové elektrické otvírače dveří

Nabíječka baterie
(proudově / napěťově řízená)

zálohovací baterie
(k zajištění chodu při výpadku sítě)

Bus RS 485
Rychlá komunikace s připojenými podřazenými komponenty

Display
2 x 16 znaků 10 mm výšky,
podsvětlený

CPU - Mikroprocesor 80C32 jako řídící jednotka

RAM - S-RAM:
256 kbit 32k * 8
nebo 64 kbit 8k * 8

V RAM paměti jsou udržována aktuální nastavení zařízení, poslední akce průkazu, akt. Čas atd.

Není-li komunikace s nadřízeným prvkem (PC) funkční, je po každé akci průkazu předchozí akce přesunuta z RAM do EEPROMu. Po startu komunikace jsou pak všechny akce z EEPROMu postupně odesílána. Po příjmu Power-fail - signálu se komunikace ukončí, důležité adresy (Umístění dat v EEPROMu) se uloží do EEPROMu a čeká se na ztrátu nap. Napětí. Nedostaví-li se do timeoutu, provede se opět start zařízení.

EPROM 512 kbit 64k * 8

Program s důležitými informacemi jako počet EEPROMů, přenosová rychlost atd.

EEPROM: paralel
256 kbit 32k * 8

Uložení nastavení zařízení jako časové plány, prostorové rozdělení, seznam svátků a Textů pro display, dat průkazů, akcí průkazů a událostí.

Základní deska

Hodiny reálného času

Watchdog
kontrola funkce procesoru

Power fail
Inteligentní hlídání napájecího zdroje

DUART
Volitelná komunikace s PC (RS232 / 485)

Optická a akustická signalizace čtení průkazů

Deska rozšíření EEPromů – 2 až 7
popř. **dalších 8 vstupů a 8 výstupů**

Deska signalizačního tabla, až 128 LED-diod

Deska schránkového systému, až 128 Výstupů